

Giuseppe Venchi

Dati personali

Data di nascita: 24/02/1970

Posizione attuale: Responsabile Dipartimento Macchina Acceleratrice – Fondazione CNAO

Principali Esperienze lavorative

- **Settembre 2015 – Oggi**

Responsabile del Dipartimento Macchina Acceleratrice presso la Fondazione CNAO, Pavia. Nello specifico: Coordinamento del Dipartimento; Manutenzione e sviluppo dei convertitori elettronici di potenza della Fondazione; Gestione della manutenzione della macchina acceleratrice e degli impianti/edificio; Gestione dei progetti di sviluppo della macchina e degli impianti

- **Novembre 2010 – Agosto 2015**

Ricercatore confermato (SSD ING/INF-01) presso l'Università degli Studi di Pavia – Dipartimento di Ingegneria Industriale e dell'Informazione. Ricerca e Didattica.

- **Dicembre 2004 – Ottobre 2010**

Contratto di collaborazione coordinata e continuativa presso Università degli Studi di Pavia – Dipartimento di Ingegneria Elettrica. Nello specifico: Studio e realizzazione degli alimentatori per i magneti speciali, del magnete Betatrone e del relativo alimentatore della Fondazione Centro Nazionale di Adroterapia Oncologica; Installazione e commissioning del parco alimentatori del CNAO; Manutenzione del parco alimentatori del CNAO

- **Luglio 2000 – Dicembre 2004**

Assegno di Ricerca presso Università degli Studi di Pavia – Dipartimento di Ingegneria Elettrica. Ricerca e Didattica. Autore/co-autore di circa 80 pubblicazioni su riviste e a congressi internazionali su vari argomenti di elettronica di potenza.

Istruzione e formazione

Phd con Dottorato di Ricerca in Ingegneria Elettrica presso Università degli Studi di Pavia, Facoltà di Ingegneria (gennaio 2000)

Laurea in Ingegneria Elettronica Università degli Studi di Pavia, Facoltà di Ingegneria (giugno 1996)

Conoscenze linguistiche

- **Italiano:** madre lingua
- **Inglese:** molto buono (C1)

Conoscenze informatiche

Buona padronanza degli strumenti Microsoft Office

Utente avanzato di software di calcolo scientifico (Matlab, Simulink, SimPowerSystems)

Utente avanzato di simulatori circuitali Spice-like (Pspice, Orcad)

Esperienza nell'uso di codici agli elementi finiti (Flotherm, Magnet)

Buone capacità di programmazione in Visual Basic

Conoscenze intermedie nell'uso di sistemi Unix/Linux